

14 NAT
1986

UNIVERSIDAD DE BUENOS AIRES
FACULTAD DE CIENCIAS EXACTAS Y NATURALES

DEPARTAMENTO: **MATEMATICA**

ASIGNATURA: **ARQUITECTURA DE UNIDADES CENTRALES DE PROCESO**

CARRERA/S: **Computador Científico y Lic. en Cs. de la Computación**

ORIENTACION: PLAN:

CARACTER: **Optativo**

DURACION DE LA MATERIA: **Cuatrimestral**

HORA DE CLASE: a) TEORICAS **4** hs.
 b) PRACTICAS hs.
 c) TEORICO PRACTICAS hs.
 d) TOTALES **4** hs.

ASIGNATURAS CORRELATIVAS: **PROGRAMACION I**

PROGRAMA:

1. Componentes de circuitos lógicos: Inversores. Puertas Y, O, No-Y, No-O.
2. Circuitos combinatorios. Su diseño en dos niveles a partir de las formas normales. Simplificación.
3. Circuitos secuenciales. Su diseño a partir de un autómata con y sin reloj.
4. Diseño de circuitos más extensos por replicación de una celda básica.
5. Celdas básicas de incrementador, sumador y memoria.
6. Fundamento y necesidad de sistemas de numeración. Sistemas finitos. Representación de enteros. Rebalse.

Aprobado por Resolución **DNU 431/86**

Ing. PEDRO E. ZADUNAIKY

P. E. Zadunaiky