

FEB
4

UNIVERSIDAD DE BUENOS AIRES
FACULTAD DE CIENCIAS EXACTAS Y NATURALES

DEPARTAMENTO: de Física

ASIGNATURA: ELECTRÓNICA

CHICHEA/H: Ciencias Físicas

CARÁCTER: obligatorio

ORIENTACIÓN:

PLAN:

DURACIÓN DE LA MATERIA: 1 (una) cuatrimestre

HORAS EN CLASE: a) Teoría..... 4 hr. b) Problemas 2 hr.
c) Laboratorio..... 6 hr. d) Seminarios..... 2 hr.
e) Totales..... 12 hr.

ESIGNATURAS COMPLEMENTARIAS:

Última ATT: Trabajos prácticos de Trabajos de Laboratorio I.

PROGRAMA

Capítulo 1. Teoría de circuitos pasivos y rectificación

Introducción de nodos y mallas. Transformación de bipolos. Función del sistema. Condiciones iniciales fuentes e intercambio de fuentes. Polos y signos diagramas de nodo. Respuesta a frecuencias de circuitos de primer y segundo orden. Resonancia. Diodos. Circuitos rectificadores. Filtrado. Configuración de rectificadores para fuentes de alimentación. Reguladores Zener.

Capítulo 2. Transistores bipolares

Introducción. Circuitos básicos. Llave a transistor. Seguidor por emisor. Seguidor por emisor como fuente de tensión. Polarización. Fuente de corriente. Amplificador con emisor común. Transductancia. Modelo de Ebers-Moll aplicado al transistor. Polarización del amplificador con emisor común. Respuesta a frecuencia. Soluciones de ganancia e impedancia. Fuentes de corrientes espejo. Etapa push-pull. Conexión Darlington. Bootstrapping. Amplificador diferencial. Capacitancias y efecto Miller. Fuente regulada e transistores.

Capítulo 3. Realimentación negativa y amplificadores operacionales

Introducción a la realimentación. Reglas de uso del op-Amp. Circuitos básicos. Amplificadores: Inversor, no inversor seguidor, fuentes de corriente. El amplificador operacional real. Corrimientos y derivas. Low noise y realimentación a frecuencia.

Aplicaciones específicas: Amplificador logarítmico.

Realificador activo. Víctor abusivo. Integrador.

Diferenciador. Op-Amp con fuente simple.

Comparador y dispositivo de señalt.

Amplificador controlado por tensión. Circuito sigma.

Aprobado por Resolución 2050/88

K. Planck

Capítulo 1. Osciladores

Introducción. Osciladores de relajación. El timer clásico 555. Fuente de Wien y oscilador RC. Osciladores LC de radiofrecuencias.

Capítulo 2. Reguladores de tensión y circuitos de potencia

Circuitos reguladores básicos con el 723. El regulador 723. Descripción detallada. Regulador positivo. Regulador de alta corriente. Calor y diseño de potencia. Transistores de potencia y disipadores. "Fold back" como limitación de corriente. Circuitos "crow bar" de sobre tensión. La fuente no regulada, la línea de corriente alterna. El transformador. Componentes de continua, referencias de tensión. Diodos Zener. Referencia de "Band gap". Reguladores de tres y cuatro terminales. Reguladores de 3 terminales ajustables.

Capítulo 3. Transistores de efecto de campo

Características del J. FET y MOS-FET. Características universales del FET. Características de breñaje. Circuitos básicos. Fuentes de corriente. Regulador por fuente. Impedancia de entrada y corriente de fuga. Circuitos básicos con FET. Fuentes de corriente controlados por Op-Amp. Llaves con FET. Llave lineal. FET como llave lógica. Aplicaciones de la llave lineal.

Capítulo 4. Amplificadores operacionales de precisión

Amplificadores diferenciales de instrumentación.

Amplificador de diferencia. Amplificador de instrumentación con tres operacionales. Ruido en amplificadores. Relación señal-ruido y factor de ruido. Tensiones y corriente de ruido. Ruido en transistores y FET. Diseño para bajo ruido. Medición de ruido. Interferencia y blindaje. Puesta a masa de instrumentos.

Capítulo 5. Electrónica digitala) Lógica combinacional

Conceptos lógicos básicos. Circuitos digitales versus analógicos. Estados lógicos. Códigos numéricos. Compuertas y tablas de verdad. Compuertas con circuitos discretos. Técnicas de minimización. Capa de Karnaugh. Método de Mac Cluskey de los implicantes primos. Implementación de tablas de verdad arbitrarias. Sumadores. Multiplexores. Conversores de código. Selectores de línea. Decodificadores de BCD a decimal, BCD a 7 segmentos. Compuertas TTL y CMOS. Estudio detallado de una compuerta TTL y su transferencia. Características de entrada y salida. Compuertas TAJ-STATE y colector abierto.

b) Lógica secuencial

Dispositivos con memoria. Flip-Flop.

Basculas con reloj.

Combinación de compuertas combinatorias y con memoria: lógica secuencial F/F. Flip-Flop tipo RS, T, D y JK.

Disparo por flanco y por estado. Lógica sincrónica y asincrónica.

Multivibrador monostable. Características. Precauciones. Contadores.

Funciones secuenciales disponibles en circuitos integrados. Familias TTL-CMOS. Registros. "Latches". Contadores. Registros de desplazamiento y memoria.

Planta

Algunos circuitos digitales típicos

3

Contador módulo N.

Display con TND multiplexado.

Generador de n-pulso.

Capítulo 9. Circuitos analógicos digitales

Interfaz lógica para TTL y CMOS. Señales digitales por conductores largos. Conversión analógica-Digital. Introducción de circuitos DAC. DAC de multiplicación. Ejemplos de conversión A/B y D/A. Sistema de adquisición de datos de 16 canales. Voltímetro digital de 3½ dígitos. Medidor de Coulomb. Circuitos PLL. Introducción. Componentes. Diseño. Ejemplo: Multiplicador de frecuencia. Aplicaciones.

Generación de secuencias aleatorias y generación de ruido. Generación digital de ruido.

Secuencias de registros de desplazamiento con realimentación. Espectro de potencia.

Filtrado, Filtros digitales.

Capítulo 10. Técnicas de construcción electrónica

Circuitos impresos. Construcción de instrumentos. Consideraciones mecánicas y eléctricas. Ejemplos.

Capítulo 11. Técnicas de alta frecuencia

Amplificadores de alta frecuencia a transistores. Modelo. Aplicación.

Amplificadores de banda ancha. Elementos de circuitos de radiofrecuencias.

Comunicaciones de radiofrecuencias. Modulación de amplitud. Conceptos.

Receptor superheterodino. Métodos de modulación avanzados. BLU. Modulación de frecuencia. Esquemas de modulación por pulsos. Circuitos especiales.

Multiplicación de 4 cuadrantes.

Capítulo 12. Mediciones y procesado de señales

Transductores de medición.

Temperatura. Nivel de iluminación.

Tensión y desplazamiento.

Aceleración. Presión. Velocidad.

Campo magnético. Vacío. Detectores de partículas. Puntas de prueba biológicas y químicas de tensión.

Patrones y mediciones de precisión.

Patrones de frecuencias.

Medición de frecuencia y período.

Técnica de reducción del ancho de banda.

El problema de la relación señal-ruido. Promediadores de señal y multicanales. Deteccción Lock-in.

Ánalisis de altura de pulsos.

Conversores tiempo-amplitud.

Ánalisis de espectro y transformación de Fourier. Analizadores de espectro.

Bibliografía

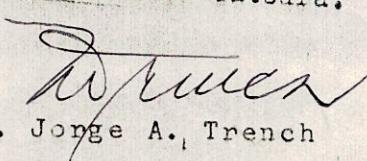
→ BROWN, P. - WINFIELD, Hill. "The art of Electronics". Cambridge University Press 1983 - ISBN-0-521-29837-7

Para el resto de la bibliografía consultar a la cátedra.

Firma del Profesor:

Aclaración de firma:

Ing. Jorge A. Trench



Prima del Director

Dr. RUBÉN

DR. RUBEN H. CONTRERAS

Dep. DIRECTOR INTERINO

DEPARTAMENTO DE FÍSICA

22 DIC. 1986

