



Universidad de Buenos Aires
Facultad de Ciencias Exactas y Naturales

con 2011

8

Referencia Expte. N° 492.922/07

Buenos Aires, 05 DIC 2011

VISTO:

la nota presentada por el Dr. Alejandro Ríos, representante de la Subcomisión de Doctorado en la Comisión de Doctorado de esta Facultad por el Departamento de Computación, mediante la cual eleva la información y el programa del curso de posgrado **Diseño de sistemas con FPGA**, que dicta durante el **segundo cuatrimestre de 2011** la Dra. Patricia Boresztejn con la colaboración de Fabio Schgyel y Maximiliano Sacco y como docentes auxiliares Sol Pedre y Matías López

CONSIDERANDO:

lo actuado por la Comisión de Doctorado de esta Facultad el 25/10/2011,

lo actuado por la Comisión de Enseñanza, Programas, Planes de Estudio y Posgrado,

lo actuado por este Cuerpo en la sesión realizada en el día de la fecha,

en uso de las atribuciones que le confiere el Artículo 113º del Estatuto Universitario,

EL CONSEJO DIRECTIVO DE LA FACULTAD DE
CIENCIAS EXACTAS Y NATURALES
RESUELVE:

Artículo 1º: Autorizar el dictado del curso de posgrado **Diseño de sistemas con FPGA** de 96 hs. de duración.-

Artículo 2º: Aprobar el programa del curso de posgrado **Diseño de sistemas con FPGA** obrante a fs 17 del expediente de la referencia.

Artículo 3º: Aprobar un puntaje de cuatro (4) puntos para la Carrera del Doctorado.

Artículo 4º: Aprobar un arancel de 20 módulos. Disponer que los montos recaudados serán utilizados conforme a lo dispuesto por Resolución CD N° 072/03.

Artículo 5º: Comuníquese a la Dirección del Departamento de Computación, a la Biblioteca de la FCEyN y a la Subsecretaría de Postgrado (con fotocopia del Programa incluido fs 17). Comuníquese al Departamento de Alumnos (sin fotocopia de programa) Cumplido archívese.

Resolución CD N° 3000 ==

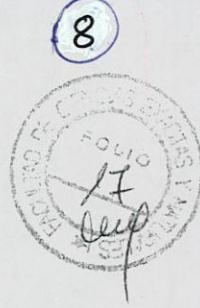
SP/med 01/11/2011

laf

[Signature]

Dra. MARIA ISABEL GASSMANN
SECRETARIA ACADÉMICA ADJUNTA

Dr. JORGE ALIAGA
DECANO



11.- PROGRAMA ANALÍTICO:

- 1. Nociones Básicas de Lógica Digital y de FPGAs
- 2. Arquitectura de las FPGA's
- 3. Herramientas: Entorno de Desarrollo. Lenguaje HDL
- 4. Implementación de Sistemas Combinacionales.
- 5. Implementación de Sistemas Secuenciales
- 6. Pipeline
- 7. Memoria
- 8. Procesadores embebidos: PicoBlaze
- 9. Co-diseño hardware software
- 10. Verifical Funcional: Introducción.

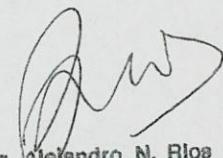
12.- BIBLIOGRAFÍA:

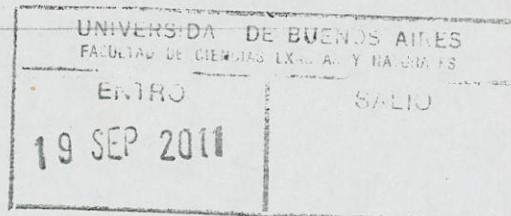
Libros

- FPGA Prototyping by Verilog Examples. Pong P. Chu
- The Design Warrior's Guide for FPGAs. Clive Maxfield
- FPGA-Based System Design. Wayne Wolf
- Digital Arithmetic. Ercegovac y Thomas Lang
- Synthesis of Arithmetic Circuits. Deschamps, Gioul, and Sutter

Materiales

- Hojas de Datos de FPGA (www.xilinx.com)


Dr. Alejandro N. Ríos
Departamento de Computación
FCEyN UBA



REGISTRADO