

No foliar  
COMP. 2008  
29



Universidad de Buenos Aires  
Facultad de Ciencias Exactas y Naturales

Planilla a completar para presentación de Cursos de Posgrado

1.- DEPARTAMENTO de COMPUTACION.....

2.- NOMBRE DEL CURSO: **Diseño con sistemas con FPGA**

3.- DOCENTES:

RESPONSABLE/S: **Dra. Patricia Borezstejn**

COLABORADORES:.....

AUXILIARES:.....

4.- CARRERA de DOCTORADO

5.- AÑO: 2008..... CUATRIMESTRE/S: 1º 2008

6.- PUNTAJE PROPUESTO PARA CARRERA DE DOCTORADO: 4 (cuatro) puntos

7.- DURACIÓN (anual, cuatrimestral, bimestral u otra): un cuatrimestre

8.- CARGA HORARIA SEMANAL:

Teóricas:.....

Problemas:.....

Laboratorio:.....

Seminarios:.....

Teórico – Práctico: 6hs.....

Salida a Campo:.....

9.- CARGA HORARIA TOTAL: 96 hs.....

10.- FORMA DE EVALUACIÓN: Trabajos Prácticos y examen final

11.- PROGRAMA ANALÍTICO (adjuntarlo).

12.- BIBLIOGRAFÍA (indicar título del libro, autor, Editorial y año de publicación)(adjuntada)

## **Diseño de sistemas con FPGA**

### 11.- PROGRAMA ANALÍTICO (adjuntarlo).

Avances en la tecnología VLSI han originado una nueva clase de arquitecturas para procesadores que se denominan reconfigurables debido a que se adecúan a nivel hardware para realizar exactamente las computaciones que la aplicación requiere, a diferencia de las configuraciones fijas que caracterizan a las arquitecturas tradicionales de procesadores. Las arquitecturas reconfigurables buscan resolver los problemas de manera mas eficiente que las arquitecturas tradicionales. Los bloques básicos con los que se construyen muchas de estas arquitecturas reconfigurables se denominan FPGA (Field Programmable Gate Array).

1. Nociones Básicas de Diseño Digital y FPGA
2. Arquitectura de las FPGA
3. Implementación de Sistemas Combinacionales y Secuenciales con FPGA
4. Metodología de Diseño y Programación de FPGA.
  
5. Diseño de un Sistema Completo usando FPGA.

### **Bibliografía:**

No fue adjuntada por el docente.



Dr. Alejandro N. Rios  
Departamento de Computación  
FCEyN UBA



Universidad de Buenos Aires  
Facultad de Ciencias Exactas y Naturales

Referencia Expte. N° 492.922/07

Buenos Aires, 21 JUL 2008

VISTO:

la nota de fecha presentada por el Dr. Alejandro Ríos, representante de la Subcomisión de Doctorado en la Comisión de Doctorado de esta Facultad por el Departamento de Computación, mediante la cual eleva la Información y el Programa del Curso de Posgrado **DISEÑO CON SISTEMAS CON FPGA**, que se dicta durante el primer cuatrimestre de 2008 por la Dra. Patricia Borezstejn.

CONSIDERANDO:

lo actuado por la Comisión de Doctorado de esta Facultad 02/07/2008,  
lo actuado por la Comisión de Enseñanza, Programas, Planes de Estudio y Posgrado,  
lo actuado por este Cuerpo en la sesión realizada en el día de la fecha,  
en uso de las atribuciones que le confiere el Artículo 113° del Estatuto Universitario,

EL CONSEJO DIRECTIVO DE LA FACULTAD DE  
CIENCIAS EXACTAS Y NATURALES  
RESUELVE:

Artículo 1°: Dar validez al Dictado del Curso de Posgrado **DISEÑO CON SISTEMAS CON FPGA** de 96 hs. de duración.-

Artículo 2°: Aprobar el Programa del Curso de Posgrado **DISEÑO CON SISTEMAS CON FPGA**

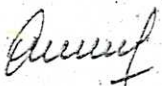
Artículo 3°: Aprobar un puntaje de cuatro (4) puntos para la Carrera del Doctorado.

Artículo 4°: Aprobar un arancel de 20 Módulos. Disponer que los montos recaudados serán utilizados conforme a lo dispuesto por Resolución CD N° 072/03.

Artículo 5°: Comuníquese a la Dirección del Departamento de Computación, a la Biblioteca de la FCEyN y a la Subsecretaría de Postgrado (con fotocopia del Programa incluido). Comuníquese al Departamento de Alumnos y Graduados sin fotocopia del Programa. Cumplido archívese.

1621

Resolución CD N° \_\_\_\_\_  
SP/med 04/07/2008

  
Dra. NORA CEALLOS  
SECRETARÍA ACADÉMICA

  
Dr. JORGE ALIAGA  
DECANO