

FACULTAD DE CIENCIAS EXACTAS Y NATURALES

DEPARTAMENTO: Computación

ASIGNATURA: ~~Control digital~~

CARRERA/S: ... Licenciatura en Cs. de la Computación (82) (87)

CARACTER: ... optativa (indicar si es obligatoria u optativa)

PUNTAJE: ... un punto (en caso de ser optativa)

DURACION DE LA MATERIA: ... una semana

HORAS DE CLASE: a) TEORICAS 15 HS. b) PROBLEMAS HS.
c) LABORATORIO... HS. d) SEMINARIOS..... HS.
e) TOTALES 15 HS.

ASIGNATURAS CORRELATIVAS:

PROGRAMA:

1 - Introducción

Síntesis Histórica
Control Centralizado y Control Distribuido
Hardware y Software para Control Digital de Procesos

2 - Tratamiento de Señales en Tiempo Discreto

Digitalización de Señales Continuas
Ecuación en Diferencias
Representación de la señal muestrada mediante impulsos
Teorema del muestreo
Elemento retenedor de nivel
Transformada z
Respuesta en frecuencia y formas biliniales
Cuantificación de amplitud

3 - Modelos de Tiempos Discretos

Función de transferencia de impulso
Función de transferencia de tiempo discreto
Características y propiedades de la función de
Operaciones con funciones de transferencia discreta
Condiciones de estabilidad de sistemas de tiempo discreto
Modelos para la representación de sistemas multivariados
de tiempo discreto
Representación de Sistemas en el Espacio de Estado
Relación entre la representación de estado y la matriz Θ
función de transferencia
Análisis de sistema de tiempo discreto en el espacio de
estado

4 - Diseño de Sistemas de Control Determinístico

Introducción
Definiciones , planteos de control y clasificación
Controladores de parámetros optimizados, Controladores PID
Controladores de cancelación
Controladores de tiempo finito
Controladores de Estado
Reconstrucción del vector de estado
Controladores con Observación de Estado

5 - Diseño de Sistemas de Control Estocástico

Modelos matemáticos de señales estocásticas
Modelos para Sistemas Estocásticos de Tiempo Discreto
Diseño de Controladores para Sistemas Estocásticos
Lineales
Modelos de Estado para Sistemas Estocásticos de Tiempo
Discreto
Diseño de controladores de Estado para sistemas
Estocásticos
Estimación de Estado